

## 1. STC8H 单片机性能概述

STC8H 系列单片机是不需要外部晶振和外部复位的单片机，是以超强抗干扰/超低价/高速/低功耗为目标的 8051 单片机，在相同的工作频率下，STC8H 系列单片机比传统的 8051 约快 12 倍（速度快 11.2~13.2 倍），依次按顺序执行全部的 111 条指令，STC8H 系列单片机仅需 147 个时钟，而传统 8051 则需要 1944 个时钟。STC8H 系列单片机是 STC 生产的单时钟/机器周期(1T)的单片机，是宽电压/高速/高可靠/低功耗/强抗静电/较强抗干扰的新一代 8051 单片机，超级加密。指令代码完全兼容传统 8051。

MCU 内部集成高精度 R/C 时钟( $\pm 0.3\%$ ，常温下 $+25^{\circ}\text{C}$ )， $-0.88\%\sim+1.05\%$ 温漂( $-20^{\circ}\text{C}\sim+65^{\circ}\text{C}$ )， $-1.38\%\sim+1.42\%$ 温漂( $-40^{\circ}\text{C}\sim+85^{\circ}\text{C}$ )， $-3\%\sim+3\%$ 温漂( $-40^{\circ}\text{C}\sim+125^{\circ}\text{C}$ )。ISP 编程时工作频率可设置，可彻底省掉外部昂贵的晶振和外部复位电路(内部已集成高可靠复位电路，ISP 编程时 4 级复位门槛电压可选)。

MCU 内部有 3 个可选时钟源：内部高精度 IRC 时钟(可适当调高或调低)、内部 32KHz 的低速 IRC、外部 4M~33M 晶振或外部时钟信号。用户代码中可自由选择时钟源，时钟源选定后可再经过 8-bit 的分频器分频后再将时钟信号提供给 CPU 和各个外设(如定时器、串口、SPI 等)。

MCU 提供两种低功耗模式：IDLE 模式和 STOP 模式。IDLE 模式下，MCU 停止给 CPU 提供时钟，CPU 无时钟，CPU 停止执行指令，但所有的外设仍处于工作状态，此时功耗约为 1.3mA (6MHz 工作频率)。STOP 模式即为主时钟停振模式，即传统的掉电模式/停电模式/停机模式，此时 CPU 和全部外设都停止工作，功耗可降低到  $0.6\mu\text{A}@V_{\text{CC}}=5.0\text{V}$ ， $0.4\mu\text{A}@V_{\text{CC}}=3.3\text{V}$ 。

掉电模式可以使用 INT0(P3.2)、INT1(P3.3)、INT2(P3.6)、INT3(P3.7)、INT4(P3.0)、T0(P3.4)、T1(P3.5)、T2(P1.2)、T3(P0.4)、T4(P0.6)、RXD(P3.0/P3.6/P1.6/P4.3)、RXD2(P1.0/P4.6)、RXD3(P0.0/P5.0)、RXD4(P0.2/P5.2)、I2C\_SDA(P1.4/P2.4/P3.3)以及比较器中断、低压检测中断、掉电唤醒定时器唤醒。

MCU 提供了丰富的数字外设(串口、定时器、高级 PWM 以及 I<sup>2</sup>C、SPI、USB)接口与模拟外设(超高速 ADC、比较器)，可满足广大用户的设计需求。

STC8H 系列单片机内部集成了增强型的双数据指针。通过程序控制，可实现数据指针自动递增或递减功能以及两组数据指针的自动切换功能。

## 2. STC8H 单片机产品线

产品线	I/O	UART	定时器	ADC	高级 PWM	CMP	SPI12C	USB	MDU16	MDU32C	MDU32D	CRCl6	LED 驱动	Touch Key	RTC	I/O 中断	彩屏 LCM	LCD 驱动	DMA
STC8H1K08 系列	17	2	3	9CH*10B	●	●	●												
STC8H1K28 系列	29	2	5	12CH*10B	●	●	●												
STC8H3K64S4 系列	45	4	5	12CH*12B	●	●	●		●							●			
STC8H3K64S2 系列	45	2	5	12CH*12B	●	●	●		●							●			
STC8H8K64U-A 版本	60	4	5	15CH*12B	●	●	●	●	●										
STC8H8K64U-B/C/D 版本	60	4	5	15CH*12B	●	●	●	●	●						●	●	●		●
STC8H4K64TL 系列	44	4	5	15CH*12B	●	●	●		●				●	●	●	●	●		●
STC8H4K64TLCD 系列	60	4	5	15CH*12B	●	●	●		●					●	●	●	●	●	●
STC8H1K08T 系列	16	2	3	15CH*12B	●	●	●		●					●	●	●			●
STC8H2K12U 系列	16	2	4	15CH*12B	●	●	●	●	●						●	●			
STC8H2K12U-A 系列	16	2	4	15CH*12B	●	●	●	●	●						●	●			
STC8H2K12U-B 系列	16	2	4	15CH*12B	●	●	●	●	●		●	●			●	●			
STC8H2K32U 系列	28	2	6	15CH*12B	●	●	●	●		●		●			●	●			



- ✓ 1024 字节内部扩展 RAM（内部 XDATA，C 语言程序中使用 xdata 关键字进行声明）
- ✓ 1280 字节 USB 数据 RAM

特别注意：STC8H2K12U 系列芯片内部的物理 XRAM 为 2304（1024+1280）字节。

→ 当用户不使用 USB 功能且不用 USB 仿真时，用户程序可使用全部的 2304 字节 XRAM。

→ 若用户需要使用 USB 功能，则 1280 字节的 USB 专用 XRAM 用户不能访问，用户程序只能使用其中的 1024 字节 XRAM。

→ 若用户需要使用 USB 仿真，则 2304 字节的 XRAM 中除了 1280 字节的 USB 专用 XRAM 用户不能访问外，USB 仿真还需要占用 1024 字节中最后的 768 字节，所以这种情况下，用户程序只能使用其中的 256 字节 XRAM。

#### ➤ 时钟控制

- ✓ 内部高精度、高稳定的高速 IRC（45MHz 及以下，ISP 编程时选择或手动输入，还可以用户软件分频到较低的频率工作，如 100KHz）
  - ⊕ 误差±0.3%（常温下 25℃）
  - ⊕ -0.76%~+0.98%温漂（温度范围，-20℃~65℃，以 25℃为中心点）
  - ⊕ -1.35%~+1.30%温漂（温度范围，-40℃~85℃，以 25℃为中心点）
  - ⊕ -3%~+3%温漂（温度范围，-40℃~125℃，以 42.5℃为中心点）
- ✓ 内部 32KHz 低速 IRC（为了低功耗，省去了温度补偿和电压补偿电路，误差较大）
- ✓ 外部晶振（45MHz 及以下）和外部时钟  
用户可自由选择上面的 3 种时钟源

（芯片上电工作过程：上电复位/复位脚复位/看门狗复位/低压检测复位时，芯片默认从 ISP 系统程序开始执行代码，此时固定使用内部 24MHz 的高速 IRC 时钟，当需要下载用户程序且下载完成后复位到用户程序区或者不需要下载直接复位到用户程序区时，默认会使用上次用户下载时所调节的高速 IRC 时钟，如果用户程序需要使用外部高速晶振、外部 32.768KHz 晶振或者内部 30KHz 低速 IRC，则需要用户软件先启动相应的时钟，然后通过设置 CLKSEL 寄存器进行切换）

#### ➤ 复位

- ✓ 硬件复位
  - ⊕ 上电复位，实测电压值为 1.69V~1.82V。（在芯片未使能低压复位功能时有效）  
上电复位电压由一个上限电压和一个下限电压组成的电压范围，当工作电压从 5V/3.3V 向下掉到上电复位的下限门槛电压时，芯片处于复位状态；当电压从 0V 上升到上电复位的上限门槛电压时，芯片解除复位状态。
  - ⊕ 复位脚复位，出厂时 P5.4 默认为 I/O 口，ISP 下载时可将 P5.4 管脚设置为复位脚（注意：当设置 P5.4 管脚为复位脚时，复位电平为低电平）
  - ⊕ 看门狗溢出复位
  - ⊕ 低压检测复位，提供 4 级低压检测电压：1.9V、2.3V、2.8V、3.7V。  
每级低压检测电压都是由一个上限电压和一个下限电压组成的电压范围，当工作电压从 5V/3.3V 向下掉到低压检测的下限门槛电压时，低压检测生效；当电压从 0V 上升到低压检测的上限门槛电压时，低压检测生效。
- ✓ 软件复位
  - ⊕ 软件方式写复位触发寄存器

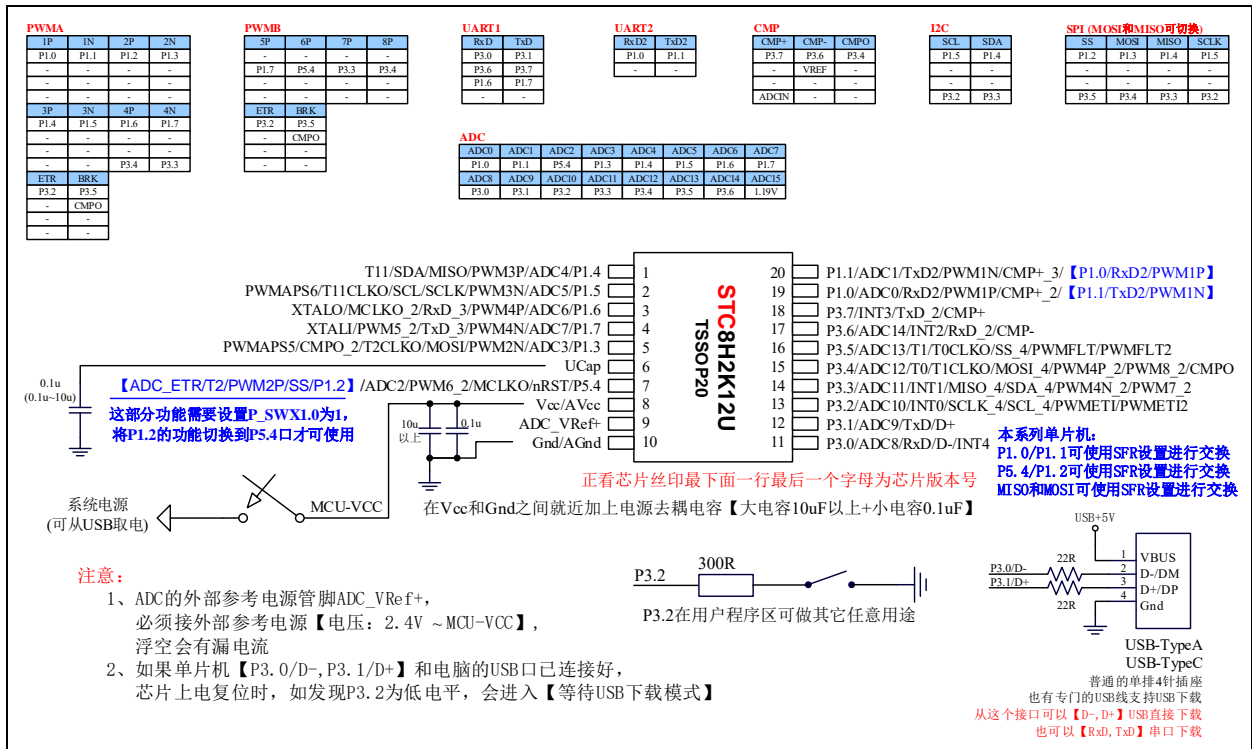
#### ➤ 中断

- ✓ 提供 23 个中断源：INT0（支持上升沿和下降沿中断）、INT1（支持上升沿和下降沿中断）、INT2（只支持下降沿中断）、INT3（只支持下降沿中断）、INT4（只支持下降沿中断）、定时器 0、定时器 1、定时器 2、定时器 T11、串口 1、串口 2、ADC 模数转换、LVD 低压检测、SPI、I<sup>2</sup>C、比较器、PWMA、PWMB、RTC、USB、P1 口中断、P3 口中断、P5 口中断。

- ✓ 提供 4 级中断优先级
  - ✓ 主时钟停振/省电模式下可以唤醒的中断：INT0(P3.2)、INT1(P3.3)、INT2(P3.6)、INT3(P3.7)、INT4(P3.0)、T0(P3.4)、T1(P3.5)、T2(P1.2)、T11(P1.4)、RXD(P3.0/P3.6/P1.6)、RXD2(P1.0)、I2C\_SDA(P1.4/P3.3)、SPI\_SS(P5.4/P3.5)以及比较器中断、低压检测中断、掉电唤醒定时器唤醒以及所有端口的 I/O 中断。
- **数字外设**
- ✓ 4 个 16 位定时器：定时器 0、定时器 1、定时器 2、**定时器 T11**，其中定时器 0 的模式 3 具有 NMI（不可屏蔽中断）功能，定时器 0 和定时器 1 的模式 0 为 16 位自动重载模式。**定时器 T11 可选时钟源（可选系统时钟、内部高速 IRC 时钟、内部低速 IRC 时钟、外部晶振）**，主时钟停振/省电模式下可以设置继续计时。
  - ✓ 2 个高速串口：串口 1、串口 2，波特率时钟源最快可为 FOSC/4
  - ✓ 8 路/2 组高级 PWM，可实现带死区的控制信号，并支持外部异常检测功能，另外还支持 16 位定时器、8 个外部中断、8 路外部捕获测量脉宽等功能
  - ✓ SPI：支持主机模式和从机模式以及主机/从机自动切换
  - ✓ I<sup>2</sup>C：支持主机模式和从机模式
  - ✓ MDU16：硬件 16 位乘法器（支持 32 位除以 16 位、16 位除以 16 位、16 位乘 16 位、数据移位以及数据规格化等运算）**（后续改版芯片会将 MDU16 升级为 MDU32D）**
  - ✓ **MDU32D：硬件 32 位乘法器，Ai8H2K12U 系列 B 版芯片有效**
  - ✓ RTC：支持年、月、日、时、分、秒、次秒（1/128 秒），并支持时钟中断和一组闹钟
  - ✓ I/O 口中断：所有的 I/O 均支持中断，每组 I/O 中断有独立的中断入口地址，所有的 I/O 中断可支持 4 种中断模式：高电平中断、低电平中断、上升沿中断、下降沿中断。提供 4 级中断优先级并支持掉电唤醒功能。
  - ✓ USB：USB2.0/USB1.1 兼容全速 USB，6 个双向端点，支持 4 种端点传输模式（控制传输、中断传输、批量传输和同步传输），每个端点拥有 64 字节的缓冲区
- **模拟外设**
- ✓ 超高速 ADC，支持 12 位高精度 15 通道（通道 0~通道 14）的模数转换，速度最快能达到 800K（每秒进行 80 万次 ADC 转换）
  - ✓ ADC 的通道 15 用于测试内部 1.19V 参考信号源（芯片在出厂时，内部参考信号源已调整为 1.19V）
  - ✓ 比较器，一组比较器（比较器的正端可选择 CMP+端口和所有的 ADC 输入端口，所以比较器可当作多路比较器进行分时复用）
  - ✓ DAC：8 路高级 PWM 定时器可当 8 路 DAC 使用
- **GPIO**
- ✓ 最多可达 16 个 GPIO：P1.0~P1.7（P1.2 需要切换到 P5.4 才可使用）、P3.0~P3.7、P5.4
  - ✓ 所有的 GPIO 均支持如下 4 种模式：准双向口模式、强推挽输出模式、开漏模式、高阻输入模式
  - ✓ 除 P3.0 和 P3.1 外，其余所有 IO 口上电后的状态均为高阻输入状态，用户在使用 IO 口时必须先设置 IO 口模式。另外每个 I/O 均可独立使能内部 4K 上拉电阻
- **封装**
- ✓ TSSOP20、QFN20、SOP16、SOP8
- ✓ **特别说明**
- ✓ 本系列芯片有 CHIPID 功能，且 CHIPID 为 64 字节
  - ✓ 本系列芯片有所有的 I/O 口中断功能，有 4 级中断优先级，可掉电唤醒
  - ✓ 本系列芯片的比较器为 4P+2N 版本

### 3.2 管脚图, TSSOP20, 最小系统, 通用USB 转串口下载/仿真线路

自带硬件 USB, 支持直接 USB 仿真和 USB 下载,  
支持硬件 PWM 移相(PWMA5、PWMA6)



现在带硬件 USB 的 MCU 支持用硬件 USB 下载, 因为用的是 USB-HID 通信协议, 不需要安装任何驱动。只要 USB 鼠标、USB 键盘能工作, USB-HID 驱动就是好的, 不要安装 USB-HID 驱动, 免驱。

在 D-/P3.0, D+/P3.1 与 PC-USB 端口连接好的状况下, USB-ISP 下载程序有如下三种模式:

**【USB 下载方法一, P3.2 按键, 再结合停电上电下载】**

- 按下板子上的 P3.2/INT0 按键, 就是 P3.2 接地
- 给目标芯片重新上电, 不管之前是否已通电。
  - ===电子开关是按下停电后再松开就是上电
  - 等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后, 就与 P3.2 状态无关了, 这时可以松开 P3.2 按键 (P3.2 在用户程序区可做其它任意用途)
  - ===传统的机械自锁紧开关是按上来停电, 按下去是上电
- 点击电脑端下载软件中的【下载/编程】按钮 (注意: USB 下载与串口下载的操作顺序不同)
  - 下载进行中, 几秒钟后, 提示下载成功!

**【USB 下载方法二, 复位管脚低电平复位下载】**

USB 连接好并已上电的情况下, 外部按键复位也可进入 USB 下载模式, 注意:

P5.4-nRST 出厂时默认是 P5.4-I/O 功能, 要改为复位功能, 需 ISP 烧录时取消设置复位脚用作 I/O 口, 停电一次再上电才生效, 程序区中用户程序也可改为复位脚或 I/O, 这个立即生效。

- 按下 P5.4-nRST 外接的低电平复位按键复位 MCU, 松开复位键, MCU 从系统程序区启动, 判断是否要下载用户程序, 等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 点击电脑端下载软件中的【下载/编程】按钮
  - 下载进行中, 几秒钟后, 提示下载成功!

**【USB 下载方法三, 从用户程序区软复位到系统区下载】**



USB 连接好并已上电的情况下，从用户程序区软复位到系统区也可进入 USB 下载模式

- 1、在用户程序区运行软复位到系统区的程序，就是 IAP\_CONTR 寄存器送 60H  
等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 2、点击电脑端下载软件中的【下载/编程】按钮  
下载进行中，几秒钟后，提示下载成功！

## USB 下载 注意事项:

拔插 USB 插头不能代替上面线路图中的电源开关。正常操作步骤如下:

USB 的【Gnd, D+, D-】接好的情况下，按下 P3.2 按键接地，再通过正常的电源开关给 MCU 供电或重新供电，让 MCU 冷启动进入系统程序区，判断是否需要等待电脑端 USB 下载程序。

拔插 USB 插头代替电源开关不能每次都能成功进行 USB 下载的原因:

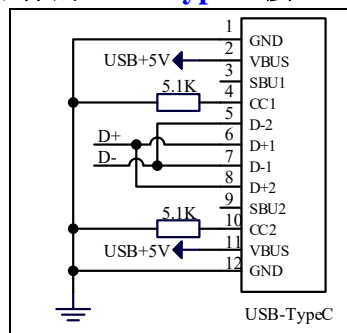
拔插 USB 插头，如【Gnd, USB+5V】已接触好，已供电，而【D+, D-】有一个甚至两个信号线还没有接触好，MCU 已上电，开始跑系统区程序时，发现 USB 还没接触好，则会从系统区软复位到用户程序区跑用户程序，不再进入等待 USB 下载模式，本次就无法顺利进行 USB 下载。

很多人经过多次插拔 USB，才能碰到 1 次【D+, D-】接触好的情况下，【Gnd, USB+5V】才开始接触好，才开始供电，才能成功进入 USB 下载。插 USB 插头代替供电，不能保证【Gnd, D+, D-, USB+5V】的接触顺序，所以，必须使用正常的电源开关，才能确保每次下载都能成功。

## 关于 I/O 的注意事项:

- 1、P3.0 和 P3.1 口上电后的状态为弱上拉/准双向口模式
- 2、除 P3.0 和 P3.1 外，其余所有 IO 口上电后的状态均为高阻输入状态，用户在使用 IO 口前必须先设置 IO 口模式
- 3、芯片上电时，若 P3.0 和 P3.1 同时为低电平，P3.2 口会短时间开启内部 4K 上拉，用以读取 P3.2 口外部状态来判断是否需要进入 USB 下载模式
- 4、芯片上电时如果不需要使用 USB 进行 ISP 下载，P3.0/P3.1/P3.2 这 3 个 I/O 口不能同时为低电平，否则会进入 USB 下载模式而无法运行用户代码
- 5、当使用 P5.4 当作复位脚时，这个端口内部的 4K 上拉电阻会一直打开；但 P5.4 做普通 I/O 口时，基于这个 I/O 口与复位脚共享管脚的特殊考量，端口内部的 4K 上拉电阻依然会打开大约 6.5 毫秒时间，再自动关闭（当用户的电路设计需要使用 P5.4 口驱动外部电路时，请务必考虑上电瞬间会有 6.5 毫秒时间的高电平的问题）

## 比较一下流行的 USB-TypeC 接口:



## USB 型 MCU 也可通过普通串口下载，见如下参考示意图：

系统电源 (可从USB取电) → MCU-VCC

在Vcc和Gnd之间就近加上电源去耦电容【大电容10uF以上+小电容0.1uF】

正看芯片丝印最下面一行最后一个字母为芯片版本号

本系列单片机：  
**P1.0/P1.1**可使用SPR设置进行交换  
**P5.4/P1.2**可使用SPR设置进行交换  
**MISO**和**MOSI**可使用SPR设置进行交换

USB-TypeA  
USB-TypeC  
普通的单排4针插座  
也有专门的USB线支持USB下载  
从这个接口可以【D-,D+】USB直接下载  
也可以【RxD,TxD】串口下载

**注意：**

- ADC的外部参考电源管脚ADC\_VRef+，必须接外部参考电源【电压：2.4V ~ MCU-VCC】，浮空会有漏电流
- 如果单片机【P3.0/D-, P3.1/D+】和电脑的USB口已连接好，芯片上电复位时，如发现P3.2为低电平，会进入【等待USB下载模式】

### 使用USB转串口芯片进行ISP下载/烧录/仿真，目标系统 手动停电/上电

**Ai8H2K12U**

**RMB0.95**

也可以STC8H2K12U-S0P8取代Ai8H2K12U-S0P8

**USB转串口芯片，出厂自带USB转串口程序，USB-HID烧录，免驱动安装**

**P5.4管脚高电平供电**

**【ISP下载/编程/烧录，操作步骤】**

- 1、点击电脑端 ISP 软件的【下载/编程】按钮
- 2、给目标系统上电，或者重新给目标系统上电

如果在点击【下载/编程】按钮前，目标系统已上电，则需要停电再重新上电

电脑端软件提示：下载编程进行中，数秒后提示成功





### 【USB 下载方法三，从用户程序区软复位到系统区下载】

USB 连接好并已上电的情况下，从用户程序区软复位到系统区也可进入 USB 下载模式

- 1、在用户程序区运行软复位到系统区的程序，就是 IAP\_CONTR 寄存器送 60H  
等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 2、点击电脑端下载软件中的【下载/编程】按钮  
下载进行中，几秒钟后，提示下载成功！

### USB 下载 注意事项:

拔插 USB 插头不能代替上面线路图中的电源开关。正常操作步骤如下:

USB 的【Gnd, D+, D-】接好的情况下，按下 P3.2 按键接地，再通过正常的电源开关给 MCU 供电或重新供电，让 MCU 冷启动进入系统程序区，判断是否需要等待电脑端 USB 下载程序。

拔插 USB 插头代替电源开关不能每次都能成功进行 USB 下载的原因:

拔插 USB 插头，如【Gnd, USB+5V】已接触好，已供电，而【D+, D-】有一个甚至两个信号线还没有接触好，MCU 已上电，开始跑系统区程序时，发现 USB 还没接触好，则会从系统区软复位到用户程序区跑用户程序，不再进入等待 USB 下载模式，本次就无法顺利进行 USB 下载。

很多人经过多次插拔 USB，才能碰到 1 次【D+, D-】接触好的情况下，【Gnd, USB+5V】才开始接触好，才开始供电，才能成功进入 USB 下载。插 USB 插头代替供电，不能保证【Gnd, D+, D-, USB+5V】的接触顺序，所以，必须使用正常的电源开关，才能确保每次下载都能成功。

### 关于 I/O 的注意事项:

- 1、P3.0 和 P3.1 口上电后的状态为弱上拉/准双向口模式
- 2、除 P3.0 和 P3.1 外，其余所有 IO 口上电后的状态均为高阻输入状态，用户在使用 IO 口前必须先设置 IO 口模式
- 3、芯片上电时，若 P3.0 和 P3.1 同时为低电平，P3.2 口会短时间由高阻输入状态切换到双向口模式，用以读取 P3.2 口外部状态来判断是否需要进入 USB 下载模式
- 4、芯片上电时如果不需要使用 USB 进行 ISP 下载，P3.0/P3.1/P3.2 这 3 个 I/O 口不能同时为低电平，否则会进入 USB 下载模式而无法运行用户代码
- 5、当使用 P5.4 当作复位脚时，这个端口内部的 4K 上拉电阻会一直打开；但 P5.4 做普通 I/O 口时，基于这个 I/O 口与复位脚共享管脚的特殊考量，端口内部的 4K 上拉电阻依然会打开大约 6.5 毫秒时间，再自动关闭（当用户的电路设计需要使用 P5.4 口驱动外部电路时，请务必考虑上电瞬间会有 6.5 毫秒时间的高电平的问题）

## USB 型 MCU 也可通过普通串口下载，见如下参考示意图：

【Tx/D2/PWM1N/P1.1】/CMP+<sub>2</sub>/ADC0/P1.0  
 【Rx/D2/PWM1P/P1.0】/CMP+<sub>3</sub>/ADC1/P1.1  
 PWMAPS5/CMPO<sub>2</sub>/T2CLKO/MOSI/PWM2N/ADC3/P1.3  
 UCap  
 【ADC\_ETR/T2/PWM2P/SS/P1.2】/ADC2/PWM6<sub>2</sub>/MCLKOnRST/P5.4  
 这部分功能需要设置P\_SWX1.0为1，  
 将P1.2的功能切换到P5.4口才可使用

10u  
0.1u  
Vcc/AVcc  
ADC\_VRef+  
Gnd/AGnd

在Vcc和Gnd之间就近加上电源去耦电容【大电容10uF以上+小电容0.1uF】

MCU-VCC  
系统电源  
(可从USB取电)

注意：  
 1、ADC的外部参考电源管脚ADC\_VRef+，  
 必须接外部参考电源【电压：2.4V ~ MCU-VCC】，  
 浮空会有漏电流  
 2、如果单片机【P3.0/D-，P3.1/D+】和电脑的USB口已连接好，  
 芯片上电复位时，如发现P3.2为低电平，会进入【等待USB下载模式】

STC8H2K12U  
SOP16

16 P3.7/INT3/TxD<sub>2</sub>/CMP+  
 15 P3.6/ADC14/INT2/RxD<sub>2</sub>/CMP-  
 14 P3.5/ADC13/T1/T0CLKO/SS<sub>4</sub>/PWMFLT/PWMFLT2  
 13 P3.4/ADC12/T0/T1CLKO/MOSI<sub>4</sub>/PWM4P<sub>2</sub>/PWM8<sub>2</sub>/CMPO  
 12 P3.3/ADC11/INT1/MISO<sub>4</sub>/SDA<sub>4</sub>/PWM4N<sub>2</sub>/PWM7<sub>2</sub>  
 11 P3.2/ADC10/INT0/SCLK<sub>4</sub>/SCL<sub>4</sub>/PWMETU/PWMETI2  
 10 P3.1/ADC9/TxD/D+  
 9 P3.0/ADC8/RxD/D-/INT4

正看芯片丝印最下面一行最后一个字母为芯片版本号

在Vcc和Gnd之间就近加上电源去耦电容【大电容10uF以上+小电容0.1uF】

P3.2 300R

P3.2在用户程序区可做其它任意用途

本系列单片机：  
 P1.0/P1.1可使用SFR设置进行交换  
 P5.4/P1.2可使用SFR设置进行交换  
 MISO和MOSI可使用SFR设置进行交换

USB+5V  
 1 VBUS  
 2 D-/DM  
 3 D+/DP  
 4 Gnd

普通的单排4针插座  
 也有专门的USB线支持USB下载  
 从这个接口可以【D+、D-】USB直接下载  
 也可以【RxD、TxD】串口下载

---

使用 USB转串口 芯片 进行 全自动 停电/上电，烧录/仿真/串口通讯，5V

USB接口  
 +5V  
 1  
 2 22R D-  
 3 22R D+  
 4  
 Gnd

USB-TypeA  
 建议用USB-TypeC

Ai8H2K12U  
RMB0.95 SOP8

Power-On  
 1 P5.4/nRST  
 2 Vcc  
 3 UCap  
 4 Gnd/AGnd

连接目标单片机的P3.0  
 连接目标单片机的P3.1

USB转串口芯片，  
 出厂自带USB转串口程序，  
 USB-HID烧录，免驱动安装  
 P5.4管脚高电平供电

也可以STC8H2K12U-SOP8取代Ai8H2K12U

系统电源输入 Vin  
 也可电脑USB+5V供电  
 或充电宝USB+5V供电

P-MOS:  
 SI2301/RMB0.045  
 AO3401/RMB0.075

Q1 P-MOS  
 Q2 SS8050

MCU-VCC

---

【应用场景一：从本工具给目标系统 自动 停电/上电，供电】

点击 电脑端 ISP 软件的【下载/编程】按钮，工具会 自动 给目标系统停电0.5秒/再自动供电，数秒后提示下载编程成功，工具默认会再 自动 给目标系统停电0.5秒/再自动供电给目标系统工作。

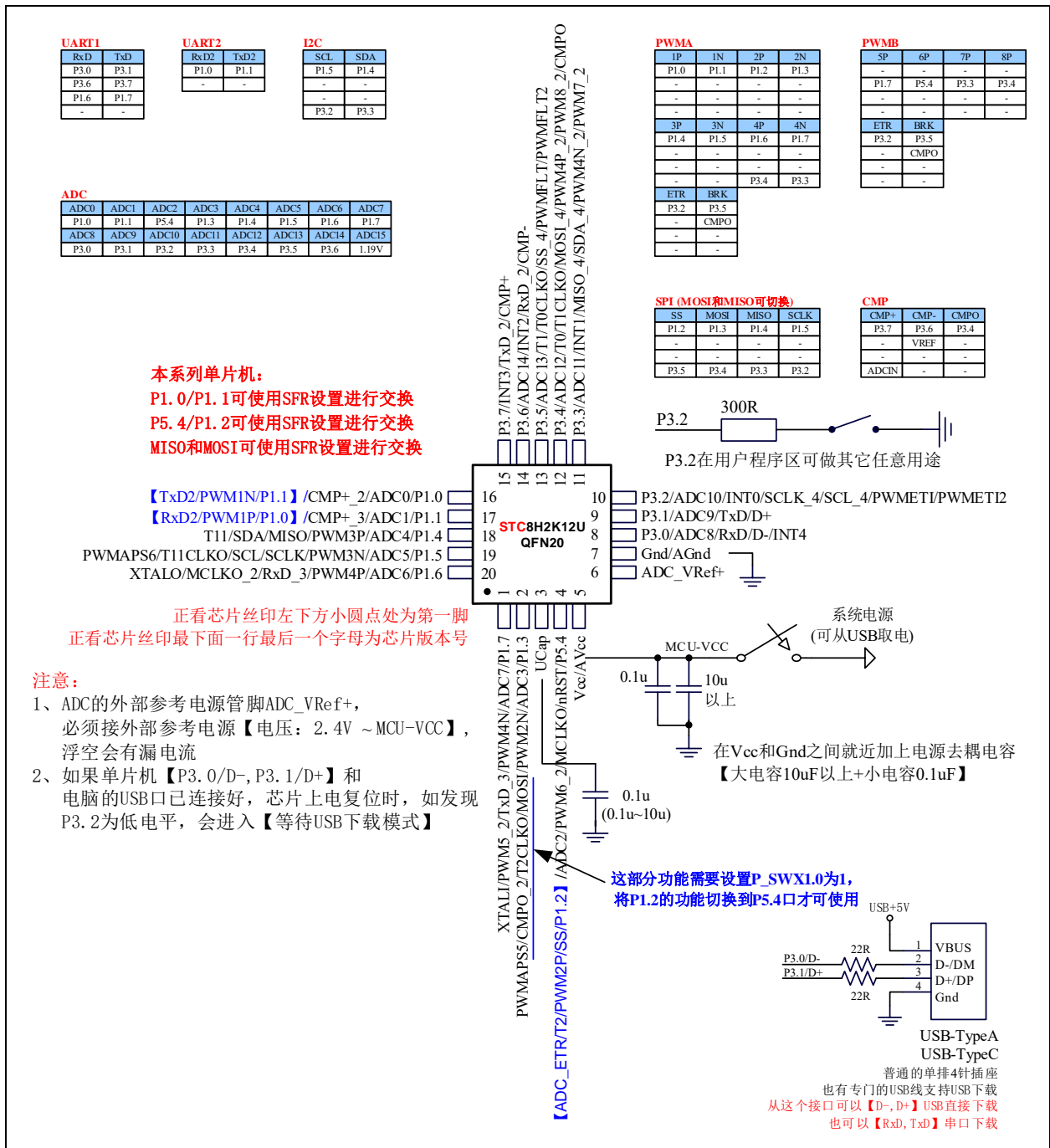
【应用场景二：不从本工具给目标系统供电】

- 1、点击 电脑端 ISP 软件的【下载/编程】按钮
- 2、给目标系统上电，或者重新上电(如果在点击【下载/编程】按钮前已上电，则需要停电重新上电)，电脑端软件提示下载编程进行中，数秒后下载成功，目标MCU会自动复位到用户程序区自动跑用户程序。部分不常用设置，需要停电上电一次才生效，如改变 EEPROM大小，P5.4/nRST变成复位脚

- 11 -

### 3.4 管脚图，QFN20，支持硬件PWM移相最小系统，通用USB转串口下载/仿真线路

#### 自带硬件USB，支持直接USB仿真和USB下载



现在带硬件USB的MCU支持用硬件USB下载，因为用的是USB-HID通信协议，不需要安装任何驱动。只要USB鼠标、USB键盘能工作，USB-HID驱动就是好的，不要安装USB-HID驱动，免驱。

在D-/P3.0，D+/P3.1与PC-USB端口连接好的状况下，USB-ISP下载程序有如下三种模式：

#### 【USB下载方法一，P3.2按键，再结合停电上电下载】

- 1、按下板子上的P3.2/INT0按键，就是P3.2接地
- 2、给目标芯片重新上电，不管之前是否已通电。

===电子开关是按下停电后再松开就是上电

等待电脑端ISP下载软件中自动识别出“(HID1) USB Writer”后，就与P3.2状态无关了，这时可以松

开 P3.2 按键（P3.2 在用户程序区可做其它任意用途）

===传统的机械自锁紧开关是按上来停电，按下去是上电

- 3、点击电脑端下载软件中的【下载/编程】按钮（注意：USB 下载与串口下载的操作顺序不同）  
下载进行中，几秒钟后，提示下载成功！

#### 【USB 下载方法二，复位管脚低电平复位下载】

USB 连接好并已上电的情况下，外部按键复位也可进入 USB 下载模式，注意：

P5.4-nRST 出厂时默认是 P5.4-I/O 功能，要改为复位功能，需 ISP 烧录时取消设置复位脚用作 I/O 口，停电一次再上电才生效，程序区中用户程序也可改为复位脚或 I/O，这个立即生效。

- 1、按下 P5.4-nRST 外接的低电平复位按键复位 MCU，  
松开复位键，MCU 从系统程序区启动，判断是否要下载用户程序，  
等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 2、点击电脑端下载软件中的【下载/编程】按钮  
下载进行中，几秒钟后，提示下载成功！

#### 【USB 下载方法三，从用户程序区软复位到系统区下载】

USB 连接好并已上电的情况下，从用户程序区软复位到系统区也可进入 USB 下载模式

- 1、在用户程序区运行软复位到系统区的程序，就是 IAP\_CONTR 寄存器送 60H  
等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 2、点击电脑端下载软件中的【下载/编程】按钮  
下载进行中，几秒钟后，提示下载成功！

### USB 下载 注意事项：

拔插 USB 插头不能代替上面线路图中的电源开关。正常操作步骤如下：

USB 的【Gnd, D+, D-】接好的情况下，按下 P3.2 按键接地，再通过正常的电源开关给 MCU 供电或重新供电，让 MCU 冷启动进入系统程序区，判断是否需要等待电脑端 USB 下载程序。

拔插 USB 插头代替电源开关不能每次都能成功进行 USB 下载的原因：

拔插 USB 插头，如【Gnd, USB+5V】已接触好，已供电，而【D+, D-】有一个甚至两个信号线还没有接触好，MCU 已上电，开始跑系统区程序时，发现 USB 还没接触好，则会从系统区软复位到用户程序区跑用户程序，不再进入等待 USB 下载模式，本次就无法顺利进行 USB 下载。

很多人经过多次插拔 USB，才能碰到 1 次【D+, D-】接触好的情况下，【Gnd, USB+5V】才开始接触好，才开始供电，才能成功进入 USB 下载。插 USB 插头代替供电，不能保证【Gnd, D+, D-, USB+5V】的接触顺序，所以，必须使用正常的电源开关，才能确保每次下载都能成功。

### 关于 I/O 的注意事项：

- 1、P3.0 和 P3.1 口上电后的状态为弱上拉/准双向口模式
- 2、除 P3.0 和 P3.1 外，其余所有 IO 口上电后的状态均为高阻输入状态，用户在使用 IO 口前必须先设置 IO 口模式
- 3、芯片上电时，若 P3.0 和 P3.1 同时为低电平，P3.2 口会短时间由高阻输入状态切换到双向口模式，用以读取 P3.2 口外部状态来判断是否需要进入 USB 下载模式
- 4、芯片上电时如果不需要使用 USB 进行 ISP 下载，P3.0/P3.1/P3.2 这 3 个 I/O 口不能同时为低电平，否则会进入 USB 下载模式而无法运行用户代码
- 5、当使用 P5.4 当作复位脚时，这个端口内部的 4K 上拉电阻会一直打开；但 P5.4 做普通 I/O 口时，基于这个 I/O 口与复位脚共享管脚的特殊考量，端口内部的 4K 上拉电阻依然会打开大约 6.5 毫秒时间，再自动关闭（当用户的电路设计需要使用 P5.4 口驱动外部电路时，请务必考虑上电瞬间会有 6.5 毫秒时间的高电平的问题）

## USB 型 MCU 也可通过普通串口下载，见如下参考示意图：

RxD	TxD
P3.0	P3.1
P3.6	P3.7
P1.6	P1.7
-	-

RxD2	TxD2
P1.0	P1.1
-	-

SCL	SDA
P1.5	P1.4
-	-
P3.2	P3.3

ADC0	ADC1	ADC2	ADC3	ADC4	ADC5	ADC6	ADC7
P1.0	P1.1	P5.4	P1.3	P1.4	P1.5	P1.6	P1.7
ADC8	ADC9	ADC10	ADC11	ADC12	ADC13	ADC14	ADC15
P3.0	P3.1	P3.2	P3.3	P3.4	P3.5	P3.6	1.19V

SS	MOSI	MISO	SCLK
P1.2	P1.3	P1.4	P1.5
-	-	-	-
P3.5	P3.4	P3.3	P3.2

**本系列单片机：**  
**P1.0/P1.1可使用SFR设置进行交换**  
**P5.4/P1.2可使用SFR设置进行交换**  
**MISO和MOSI可使用SFR设置进行交换**

【Tx2/PWM1N/P1.1】/CMP+\_2/ADC0/P1.0  
 【Rx2/PWM1P/P1.0】/CMP+\_3/ADC1/P1.1  
 T11/SDA/MISO/PWM3P/ADC4/P1.4  
 PWMAP56/T11CLK0/SCL/SCLK/PWM3N/ADC5/P1.5  
 XTALO/MCLK0\_2/RxD\_3/PWM4P/ADC6/P1.6

正看芯片丝印左下方小圆点处为第一脚  
 正看芯片丝印最下面一行最后一个字母为芯片版本号

**注意：**  
 1、ADC的外部参考电源管脚ADC\_VRef+，  
 必须接外部参考电源【电压：2.4V ~ MCU-VCC】，  
 浮空会有漏电流  
 2、如果单片机【P3.0/D-，P3.1/D+】和  
 电脑的USB口已连接好，芯片上电复位时，如发现  
 P3.2为低电平，会进入【等待USB下载模式】

1P	1N	2P	2N
P1.0	P1.1	P1.2	P1.3
-	-	-	-
-	-	-	-
3P	3N	4P	4N
P1.4	P1.5	P1.6	P1.7
-	-	-	-
-	-	P3.4	P3.3

5P	6P	7P	8P
-	-	-	-
P1.7	P5.4	P3.3	P3.4
-	-	-	-
-	-	-	-
ETR	BRK	-	-
P3.2	P3.5	-	-
-	CMPO	-	-
-	-	-	-

CMP+	CMP-	CMPO
P3.7	P3.6	P3.4
-	VREF	-
-	-	-
ADCIN	-	-

P3.2在用户程序区可做其它任意用途

系统电源 (可从USB取电)

在Vcc和Gnd之间就近加上电源去耦电容  
 【大电容10uF以上+小电容0.1uF】

这部分功能需要设置P\_SWX1.0为1，  
 将P1.2的功能切换到P5.4口才可使用

USB-TypeA  
 USB-TypeC  
 普通的单排4针插座  
 也有专门的USB线支持USB下载  
 从这个接口可以【0-，D+】USB直接下载  
 也可以【Rx0，Tx0】串口下载

### 使用 USB转串口 芯片 进行 全自动 停电/上电，烧录/仿真/串口通讯，3.3V

USB接口

USB-TypeA  
建议用USB-TypeC

**Ai8H2K12U**

**RMB0.95 SOP8**

也可以用STC8H2K12U-SOP8取代Ai8H2K12U

系统电源输入 Vin  
 也可电脑USB+5V供电  
 或充电宝USB+5V供电

**6211：输出 3.3V，输入 5.5V - 3.6V**  
**6231：输出 3.3V，输入 18V - 3.6V**

电源开关，可不焊

连接目标单片机的P3.0  
 连接目标单片机的P3.1

USB转串口芯片，  
 出厂自带USB转串口程序，  
 USB-HID烧录，免驱动安装  
**P5.4管脚高电平供电**

**【应用场景一：从本工具给目标系统 自动 停电/上电，供电】**  
 点击 电脑端 ISP 软件的【下载/编程】按钮，工具会 自动 给目标系统停电0.5秒/再自动供电，  
 数秒后提示下载编程成功，工具默认会再 自动 给目标系统停电0.5秒/再自动供电给目标系统工作。

**【应用场景二：不从本工具给目标系统供电】**  
 1、点击 电脑端 ISP 软件的【下载/编程】按钮  
 2、给目标系统上电，或者重新上电(如果在点击【下载/编程】按钮前已上电，则需要停电重新上电)，  
 电脑端软件提示下载编程进行中，数秒后下载成功，目标MCU会自动复位到用户程序区自动跑用户程序。  
 部分不常用设置，需要停电上电一次才生效，如改变 EEPROM大小，P5.4/nRST变成复位脚

- 14 -



### 3.5 管脚图，SOP8，最小系统，通用USB 转串口下载/仿真线路

自带硬件 USB，支持直接 USB 仿真和 USB 下载，支持硬件 PWM 移相（PWMA5、PWMA6）

UART1		UART2		I2C		PWMB				PWMA			
RxD	TxD	RxD2	TxD2	SCL	SDA	5P	6P	7P	8P	1P	1N	2P	2N
P3.0	P3.1	P1.0	P1.1	-	-	-	-	-	-	P1.0	P1.1	P1.2	-
-	-	-	-	-	-	-	P5.4	P3.3	-	-	-	-	-
-	-	-	-	-	-	-	-	-	-	-	-	-	-
-	-	-	-	-	P3.3	-	-	-	-	-	-	-	-
-	-	-	-	-	-	ETR	BRK	-	-	3P	3N	4P	4N
-	-	-	-	-	-	P3.2	-	-	-	-	-	-	-
-	-	-	-	-	-	-	-	-	-	-	-	-	-
-	-	-	-	-	-	-	-	-	-	-	-	-	-
-	-	-	-	-	-	-	-	-	-	-	-	-	P3.3
-	-	-	-	-	-	ETR	BRK	-	-	-	-	-	-
-	-	-	-	-	-	P3.2	-	-	-	-	-	-	-
-	-	-	-	-	-	-	-	-	-	-	-	-	-
-	-	-	-	-	-	-	-	-	-	-	-	-	-

ADC							
ADC0	ADC1	ADC2	ADC3	ADC4	ADC5	ADC6	ADC7
P1.0	P1.1	P5.4	-	-	-	-	-
ADC8	ADC9	ADC10	ADC11	ADC12	ADC13	ADC14	ADC15
P3.0	P3.1	P3.2	P3.3	-	-	-	1.19V

**注意：**

- ADC 的外部参考电源管脚 ADC\_VRef+，必须接外部参考电源【电压：2.4V ~ MCU-VCC】，浮空会有漏电流
- 如果单片机【P3.0/D-，P3.1/D+】和电脑的 USB 口已连接好，芯片上电复位时，如发现 P3.2 为低电平，会进入【等待 USB 下载模式】

本系列单片机：  
P1.0/P1.1 可使用 SFR 设置进行交换  
P5.4/P1.2 可使用 SFR 设置进行交换  
MISO 和 MOSI 可使用 SFR 设置进行交换

现在带硬件 USB 的 MCU 支持用硬件 USB 下载，因为用的是 USB-HID 通信协议，不需要安装任何驱动。

只要 USB 鼠标、USB 键盘能工作，USB-HID 驱动就是好的，不要安装 USB-HID 驱动，免驱。

在 D-/P3.0，D+/P3.1 与 PC-USB 端口连接好的状况下，USB-ISP 下载程序有如下三种模式：

#### 【USB 下载方法一，P3.2 按键，再结合停电上电下载】

- 按下板子上的 P3.2/INT0 按键，就是 P3.2 接地
- 给目标芯片重新上电，不管之前是否已通电。
  - ==电子开关是按下停电后再松开就是上电
  - 等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后，就与 P3.2 状态无关了，这时可以松开 P3.2 按键（P3.2 在用户程序区可做其它任意用途）
  - ==传统的机械自锁紧开关是按上来停电，按下去是上电
- 点击电脑端下载软件中的【下载/编程】按钮（注意：USB 下载与串口下载的操作顺序不同）  
下载进行中，几秒钟后，提示下载成功！

#### 【USB 下载方法二，复位管脚低电平复位下载】

USB 连接好并已上电的情况下，外部按键复位也可进入 USB 下载模式，注意：

P5.4-nRST 出厂时默认是 P5.4-I/O 功能，要改为复位功能，需 ISP 烧录时取消设置复位脚用作 I/O 口，停电一次再上电才生效，程序区中用户程序也可改为复位脚或 I/O，这个立即生效。

- 按下 P5.4-nRST 外接的低电平复位按键复位 MCU，  
松开复位键，MCU 从系统程序区启动，判断是否要下载用户程序，  
等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 点击电脑端下载软件中的【下载/编程】按钮  
下载进行中，几秒钟后，提示下载成功！



### 【USB 下载方法三，从用户程序区软复位到系统区下载】

USB 连接好并已上电的情况下，从用户程序区软复位到系统区也可进入 USB 下载模式

- 1、在用户程序区运行软复位到系统区的程序，就是 IAP\_CONTR 寄存器送 60H  
等待电脑端 ISP 下载软件中自动识别出“(HID1) USB Writer”后
- 2、点击电脑端下载软件中的【下载/编程】按钮  
下载进行中，几秒钟后，提示下载成功！

### USB 下载 注意事项:

拔插 USB 插头不能代替上面线路图中的电源开关。正常操作步骤如下:

USB 的【Gnd, D+, D-】接好的情况下，按下 P3.2 按键接地，再通过正常的电源开关给 MCU 供电或重新供电，让 MCU 冷启动进入系统程序区，判断是否需要等待电脑端 USB 下载程序。

拔插 USB 插头代替电源开关不能每次都能成功进行 USB 下载的原因:

拔插 USB 插头，如【Gnd, USB+5V】已接触好，已供电，而【D+, D-】有一个甚至两个信号线还没有接触好，MCU 已上电，开始跑系统区程序时，发现 USB 还没接触好，则会从系统区软复位到用户程序区跑用户程序，不再进入等待 USB 下载模式，本次就无法顺利进行 USB 下载。

很多人经过多次插拔 USB，才能碰到 1 次【D+, D-】接触好的情况下，【Gnd, USB+5V】才开始接触好，才开始供电，才能成功进入 USB 下载。插 USB 插头代替供电，不能保证【Gnd, D+, D-, USB+5V】的接触顺序，所以，必须使用正常的电源开关，才能确保每次下载都能成功。

### 关于 I/O 的注意事项:

- 1、P3.0 和 P3.1 口上电后的状态为弱上拉/准双向口模式
- 2、除 P3.0 和 P3.1 外，其余所有 IO 口上电后的状态均为高阻输入状态，用户在使用 IO 口前必须先设置 IO 口模式
- 3、芯片上电时，若 P3.0 和 P3.1 同时为低电平，P3.2 口会短时间由高阻输入状态切换到双向口模式，用以读取 P3.2 口外部状态来判断是否需要进入 USB 下载模式
- 4、芯片上电时如果不需要使用 USB 进行 ISP 下载，P3.0/P3.1/P3.2 这 3 个 I/O 口不能同时为低电平，否则会进入 USB 下载模式而无法运行用户代码
- 5、当使用 P5.4 当作复位脚时，这个端口内部的 4K 上拉电阻会一直打开；但 P5.4 做普通 I/O 口时，基于这个 I/O 口与复位脚共享管脚的特殊考量，端口内部的 4K 上拉电阻依然会打开大约 6.5 毫秒时间，再自动关闭（当用户的电路设计需要使用 P5.4 口驱动外部电路时，请务必考虑上电瞬间会有 6.5 毫秒时间的高电平的问题）

## USB 型 MCU 也可通过普通串口下载，见如下参考示意图：

**【ADC\_ETR/T2/PWM2P/SS/P1.2】/ADC2/PWM6\_2/MCLK0/nRST/P5.4**

这部分功能需要设置P\_SWX1.0为1，将P1.2的功能切换到P5.4口才可使用

MCU-VCC

Vcc/Avcc/ADC\_VRef+

10uF

0.1uF

U\_Cap

Gnd/A\_Gnd

0.1uF (0.1u-10u)

正看芯片丝印最下面一行最后一个字母为芯片版本号

在Vcc和Gnd之间就近加上电源去耦电容【大电容10uF以上+小电容0.1uF】

P3.2 300R

P3.2在用户程序区可做其它任意用途

P3.3/ADC11/INT1/MISO\_4/SDA\_4/PWM4N\_2/PWM7\_2/  
P1.1/ADC1/TxD2/PWM1N/CMP+\_3【P1.0/RxD2/PWM1P】

P3.2/ADC10/INT0/SCLK\_4/SCL\_4/PWMET1/PWMET2/  
P1.0/ADC0/RxD2/PWM1P/CMP+\_2【P1.1/TxD2/PWM1N】

P3.1/ADC9/TxD/D+

P3.0/ADC8/RxD/D-/INT4

**本系列单片机，  
P1.0/P1.1可使用SFR设置进行交换  
P6.4/P1.2可使用SFR设置进行交换  
MISO和MOSI可使用SFR设置进行交换**

USB+5V

22R

22R

USB-TypeA

USB-TypeC

普通的单排4针插座

也有专门的USB线支持USB下载

从这个接口可以【D-,D+】USB直接下载

也可以【RxD,TxD】串口下载

**注意：**

- ADC的外部参考电源管脚ADC\_VRef+, 必须接外部参考电源【电压：2.4V ~ MCU-VCC】，浮空会有漏电流
- 如果单片机【P3.0/D-, P3.1/D+】和电脑的USB口已连接好，芯片上电复位时，如发现P3.2为低电平，会进入【等待USB下载模式】

### 使用 USB转双串口 芯片 进行全自动烧录/仿真+串口通讯，5V/3.3V跳线选择

此处的二极管和电阻的作用是防止USB器件给目标芯片供电。由于目标芯片断电过程中，USB器件是不能断电的，USB器件的发送脚一般都是强推挽输出，通过I/O供电芯片就能工作，所以当使用USB转串口TTL对单片机下载程序时此处的隔离二极管不能省

**注：烧录我们的最新USB转双串口软件，可以省此处的隔离二极管**

芯片上电时P3.5输出低电平，MCU-VCC处于供电状态。当检测到需要进行ISP下载时，会自动控制MCU-VCC停电0.5S再上电进行ISP下载。下载完成后会持续供电

USB接口

USB+5V

22R

22R

USB转第二组串口

第二组串口用于和目标系统的其他串口通讯

连接目标单片机的第n组串口的TxDn

连接目标单片机的第n组串口的RxDn

USB-TypeA 建议用USB-TypeC

用跳线选择工作电压5V或3.3V

跳线插座 2.54mm

10uF以上

VIN

GND

VOUT

3.3V

104

Vcc

0.1uF

10uF

0.1uF

以上

高阻输入

推挽/开漏

JN5819

P1.0/RxD2

P1.1/TxD2

P1.3

U\_Cap

P5.4/nRST

Vcc

VRef+

Gnd

TXD/P3.7

RxD/P3.6

P3.5

P3.4

P3.3

P3.2

D+/P3.1

D-/P3.0

16

15

14

13

12

11

10

9

8

推挽/开漏

高阻输入

JN5819

S-RxD

S-TxD

连接目标单片机的P3.0/RxD

连接目标单片机的P3.1/TxD

可做电源

供电模块

关电/供电

手动按键

以上

10uF

0.47uF

20K

20K

104

MCU-VCC

Q1 P-MOS

S

D

G

Q1可选：  
S12301, RMB0.045  
A03401, RMB0.075

**USB转双串口芯片，  
出厂自带USB转串口程序，  
USB-HID烧录，免驱动安装**

**P3.5管脚低电平供电  
P5.4管脚高电平供电**

**【应用场景一：从本工具给目标系统 自动 停电/上电，供电】**

点击 电脑端 ISP 软件的【下载/编程】按钮，工具会 自动 给目标系统停电0.5秒/再自动供电，数秒后提示下载编程成功，工具默认会再 自动 给目标系统停电0.5秒/再自动供电给目标系统工作。

**【应用场景二：不从本工具给目标系统供电】**

- 点击 电脑端 ISP 软件的【下载/编程】按钮
- 给目标系统上电，或者重新上电(如果在点击【下载/编程】按钮前已上电，则需要停电重新上电)，电脑端软件提示下载编程进行中，数秒后下载成功，目标MCU会自动复位到用户程序区自动跑用户程序。部分不常用设置，需要停电上电一次才生效，如改变 EEPROM大小，P5.4/nRST变成复位脚

### 3.6 管脚说明

编号				名称	类型	说明
TSSOP20	QFN20	SOP16	SOP8			
1	18			P1.4	I/O	标准 IO 口
				ADC4	I	ADC 模拟输入通道 4
				PWM3P	I/O	PWM3 的捕获输入和脉冲输出正极
				MISO	I/O	SPI 主机输入从机输出
				SDA	I/O	I2C 接口的数据线
				T11	I	定时器 T11 外部时钟输入
2	19			P1.5	I/O	标准 IO 口
				ADC5	I	ADC 模拟输入通道 5
				PWM3N	O	PWM3 的脉冲输出负极
				SCLK	I/O	SPI 的时钟脚
				SCL	I/O	I2C 的时钟线
				T11CLKO	O	定时器 T11 时钟分频输出
				PWMAPS6	I/O	PWM 硬件移相端口
3	20			P1.6	I/O	标准 IO 口
				ADC6	I	ADC 模拟输入通道 6
				RxD_3	I	串口 1 的接收脚
				PWM4P	I/O	PWM4 的捕获输入和脉冲输出正极
				MCLKO_2	O	主时钟分频输出
				XTALO	O	外部晶振的输出脚
4	1			P1.7	I/O	标准 IO 口
				ADC7	I	ADC 模拟输入通道 7
				TxD_3	O	串口 1 的发送脚
				PWM4N	O	PWM4 的脉冲输出负极
				PWM5_2	I/O	PWM5 的捕获输入和脉冲输出
				XTALI	I	外部晶振/外部时钟的输入脚
5	2	3		P1.3	I/O	标准 IO 口
				ADC3	I	ADC 模拟输入通道 3
				MOSI	I/O	SPI 主机输出从机输入
				PWM2N	O	PWM2 的脉冲输出负极
				T2CLKO	O	定时器 2 时钟分频输出
				CMPO_2	O	比较器输出
				PWMAPS5	I/O	PWM 硬件移相端口
6	3	4	3	UCAP	I	USB 内核电源稳压脚

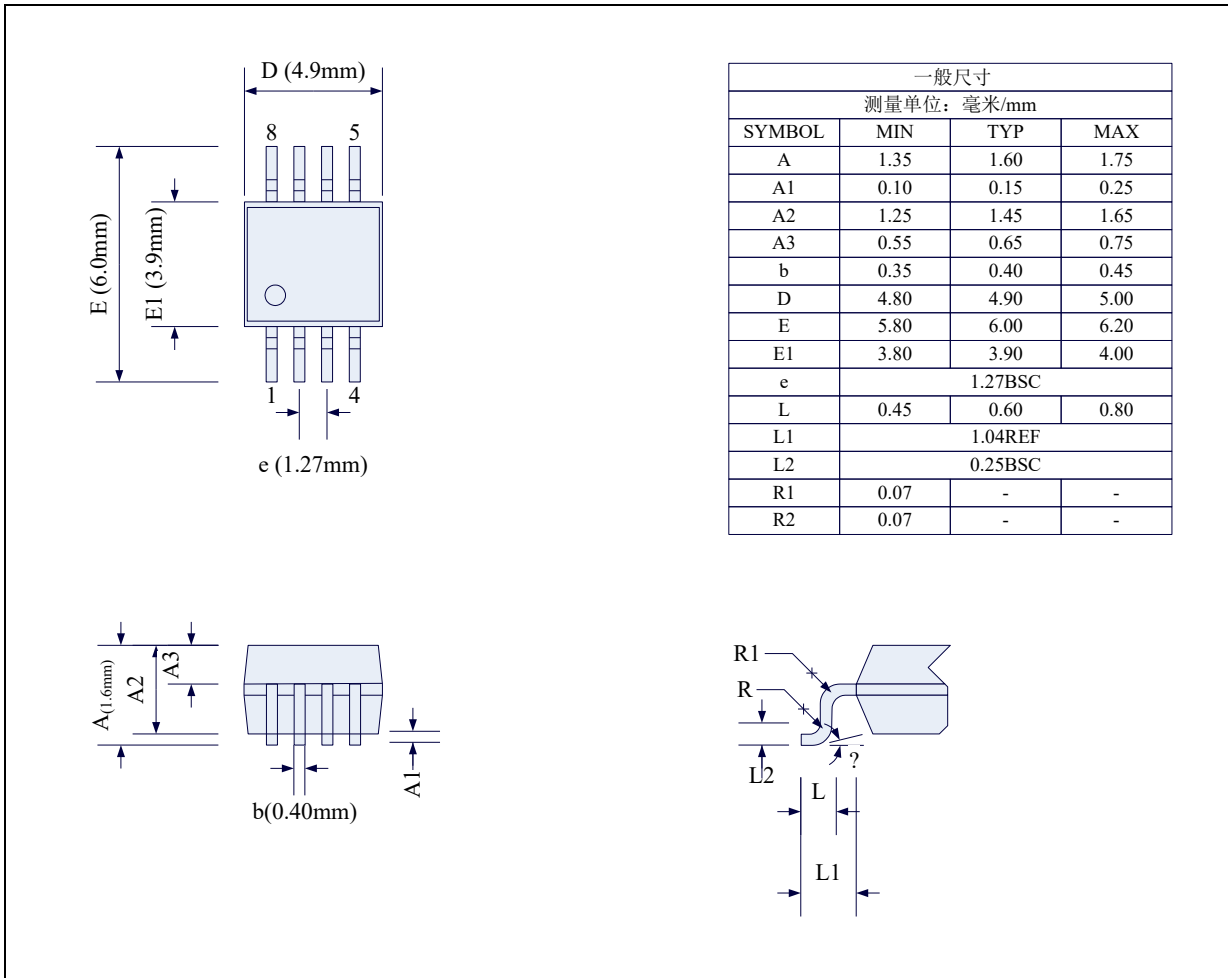
编号				名称	类型	说明
TSSOP20	QFN20	SOP16	SOP8			
7	4	5	1	P5.4	I/O	标准 IO 口
				nRST	I	复位引脚（低电平复位）
				MCLKO	O	主时钟分频输出
				SS	I	SPI 的从机选择脚（主机为输出）
				PWM2P	I/O	PWM2 的捕获输入和脉冲输出正极
				PWM6_2	I/O	PWM6 的捕获输入和脉冲输出
				T2	I	定时器 2 外部时钟输入
				ADC2	I	ADC 模拟输入通道 2
			ADC_ETR	I	ADC 外部触发脚	
8	5	6	2	Vcc	Vcc	电源脚
				AVcc	Vcc	ADC 电源脚
9	6	7	2	ADC_VRef+	I	ADC 外部参考电压源输入脚，要求不高时可直接接 MCU 的 VCC
10	7	8	4	Gnd	Gnd	地线
				AGnd	Gnd	ADC 地线
11	8	9	5	P3.0	I/O	标准 IO 口
				RxD	I	串口 1 的接收脚
				INT4	I	外部中断 4
				ADC8	I	ADC 模拟输入通道 8
				D-	I/O	USB 数据口
12	9	10	6	P3.1	I/O	标准 IO 口
				TxD	O	串口 1 的发送脚
				ADC9	I	ADC 模拟输入通道 9
				D+	I/O	USB 数据口
13	10	11	7	P3.2	I/O	标准 IO 口
				INT0	I	外部中断 0
				SCLK_4	I/O	SPI 的时钟脚
				SCL_4	I/O	I2C 的时钟线
				PWMETI	I	PWM 外部触发输入脚
				PWMETI2	I	PWM 外部触发输入脚 2
				ADC10	I	ADC 模拟输入通道 10

编号				名称	类型	说明
TSSOP20	QFN20	SOP16	SOP8			
14	11	12	8	P3.3	I/O	标准 IO 口
				INT1	I	外部中断 1
				MISO_4	I/O	SPI 主机输入从机输出
				SDA_4	I/O	I2C 接口的数据线
				PWM4N_4	O	PWM4 的脉冲输出负极
				PWM7_2	I/O	PWM7 的捕获输入和脉冲输出
				ADC11	I	ADC 模拟输入通道 11
15	12	13		P3.4	I/O	标准 IO 口
				T0	I	定时器 0 外部时钟输入
				T1CLKO	O	定时器 1 时钟分频输出
				MOSI_4	I/O	SPI 主机输出从机输入
				PWM4P_4	I/O	PWM4 的捕获输入和脉冲输出正极
				PWM8_2	I/O	PWM8 的捕获输入和脉冲输出
				CMPO	O	比较器输出
ADC12	I	ADC 模拟输入通道 12				
16	13	14		P3.5	I/O	标准 IO 口
				T1	I	定时器 1 外部时钟输入
				T0CLKO	O	定时器 0 时钟分频输出
				SS_4	I	SPI 的从机选择脚（主机为输出）
				PWMFLT	I	增强 PWMA 的外部异常检测脚
				PWMFLT2	I	增强 PWMB 的外部异常检测脚
				ADC13	I	ADC 模拟输入通道 13
17	14	15		P3.6	I/O	标准 IO 口
				INT2	I	外部中断 2
				RxD_2	I	串口 1 的接收脚
				CMP-	I	比较器负极输入
				ADC14	I	ADC 模拟输入通道 14
18	15	16		P3.7	I/O	标准 IO 口
				INT3	I	外部中断 3
				TxD_2	O	串口 1 的发送脚
				CMP+	I	比较器正极输入

编号				名称	类型	说明
TSSOP20	QFN20	SOP16	SOP8			
19	16	1	8	P1.0	I/O	标准 IO 口
				ADC0	I	ADC 模拟输入通道 0
				PWM1P	I/O	PWM1 的捕获输入和脉冲输出正极
				RxD2	I	串口 2 的接收脚
				CMP+_2	I	比较器正极输入
20	17	2	7	P1.1	I/O	标准 IO 口
				ADC1	I	ADC 模拟输入通道 1
				PWM1N	O	PWM1 的脉冲输出负极
				TxD2	O	串口 2 的发送脚
				CMP+_3	I	比较器正极输入

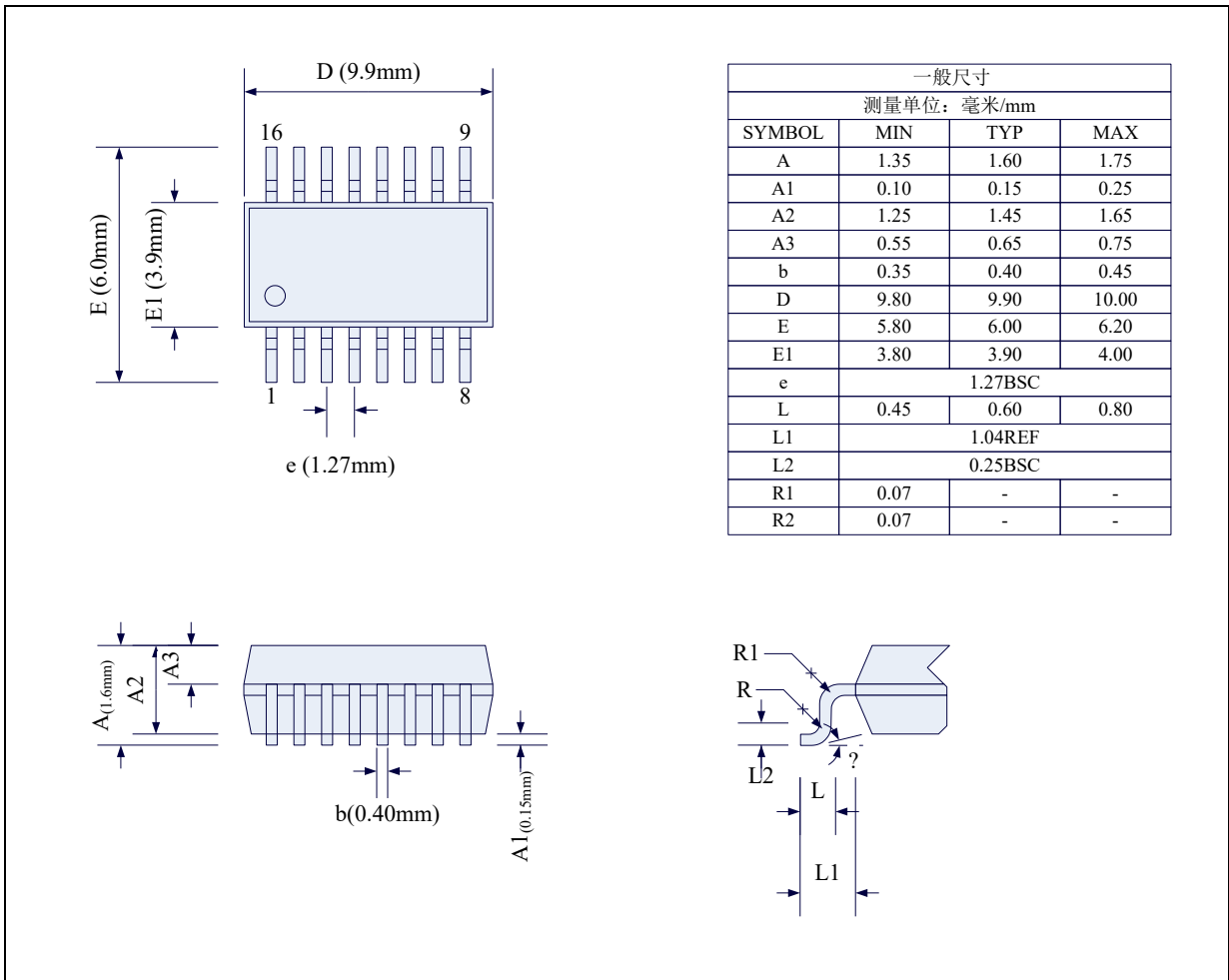
## 4 封装尺寸图

### 4.1 SOP8 封装尺寸图

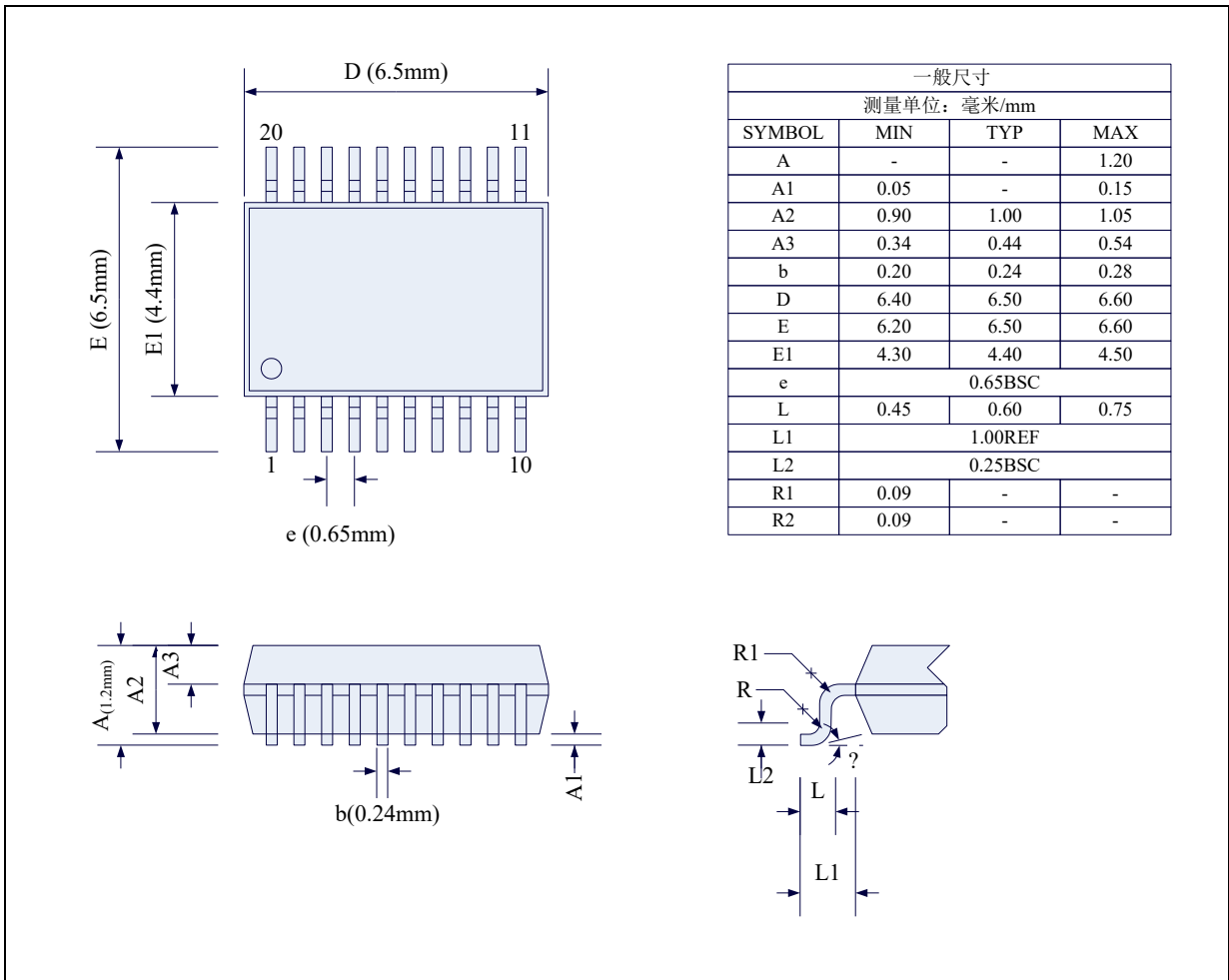




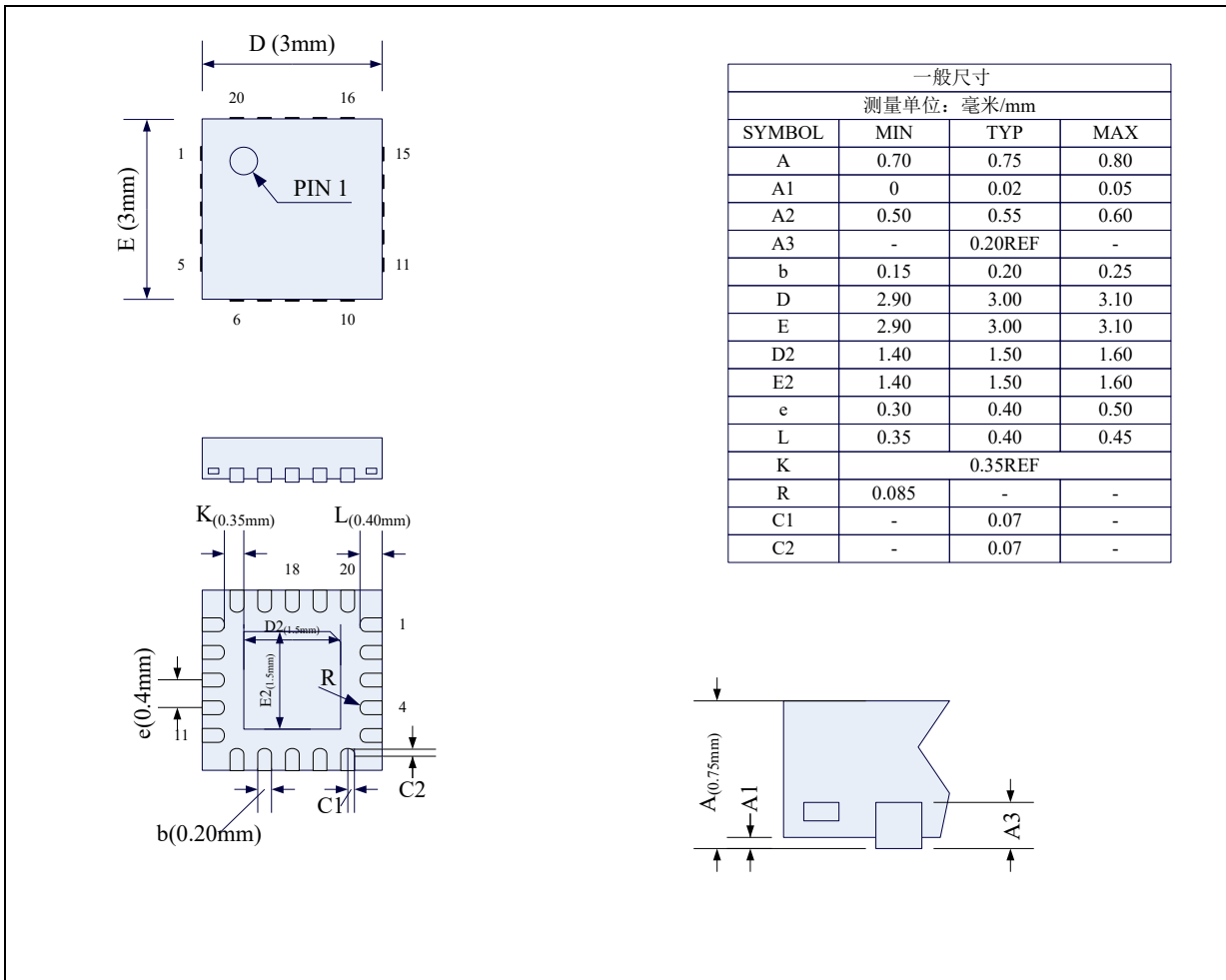
## 4.2 SOP16 封装尺寸图



### 4.3 TSSOP20 封装尺寸图



## 4.4 QFN20 封装尺寸图 (3mm\*3mm)



STC 现有 QFN20 封装芯片的背面金属片（衬底），在芯片内部并未接地，在用户的 PCB 板上可以接地，也可以不接地，不会对芯片性能造成影响

**特别说明：造 PCB 的封装库时，焊盘可以向外延伸 0.1~0.2mm，但绝对不能向内延伸，必须确保 K 不能小于 0.35mm，否则会造成管脚短路**

## 5. STC8H 系列单片机命名规则

