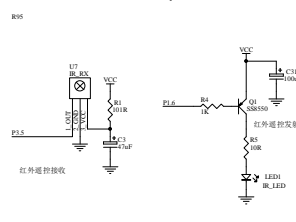
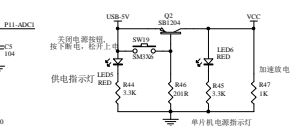
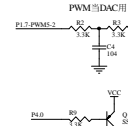
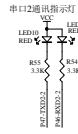
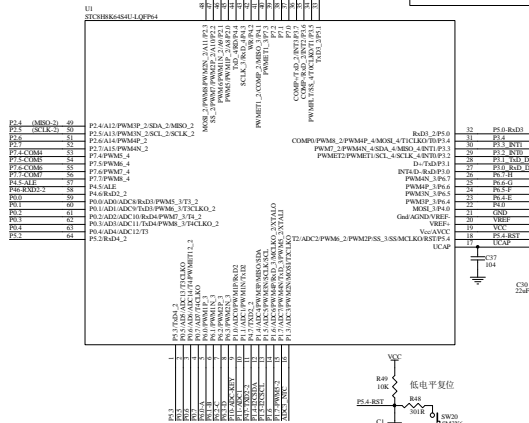
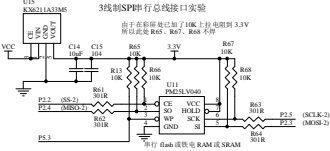
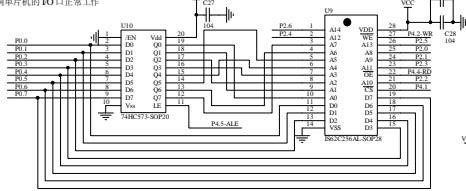


STC大学计划实验箱 8.3 原理图  
www.STCMCU.com  
www.STCMCUDATA.COM  
2020-08-11

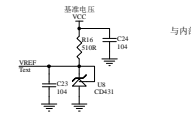
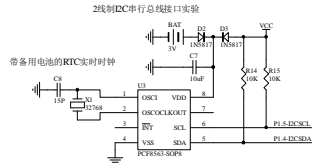
说明:  
主控芯片使用STC8H66S4L 12位 ADC内置 8KRAM,  
可以直接仿真,不需外部晶振,不需外部复位。宽电压 2.0~5.5V,  
SW19是下载断电按钮,下载时按一下再释放就可以冷启动。  
供电方式:从USB取5V电。  
在PCB时MCU的电源退耦电容C1和C2要尽量用粗短的线与MCU连接。

P4.1为高时 U9 SRAM 处于非选中状态,  
这时 SRAM接到单片机的所有端口处于高阻输入状态,  
不影响单片机的 I/O 口正常工作

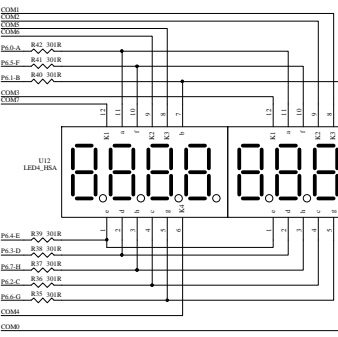
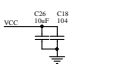
外部并行总线扩展32K SRAM



8个独立LED指示灯实验

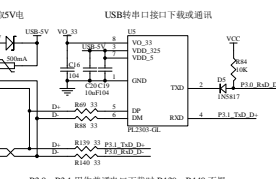
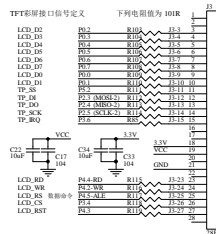


与内部 1.19V 基准电压比较,做掉电检测





读ADC键方法:  
每隔10ms左右读一次ADC值,并且保存最后3次的读数,其变化比较小时再判断键。判断键有效时,允许一定的偏差,比如正负16个字的偏差。



P3.0、P3.1 用作普通串口下载时 R139、R140 不焊  
P3.0、P3.1 作为 USB 下载和通讯时 U5、R69、R88、C16、  
C19、C20、D5、R84 不焊